

FIG. 1

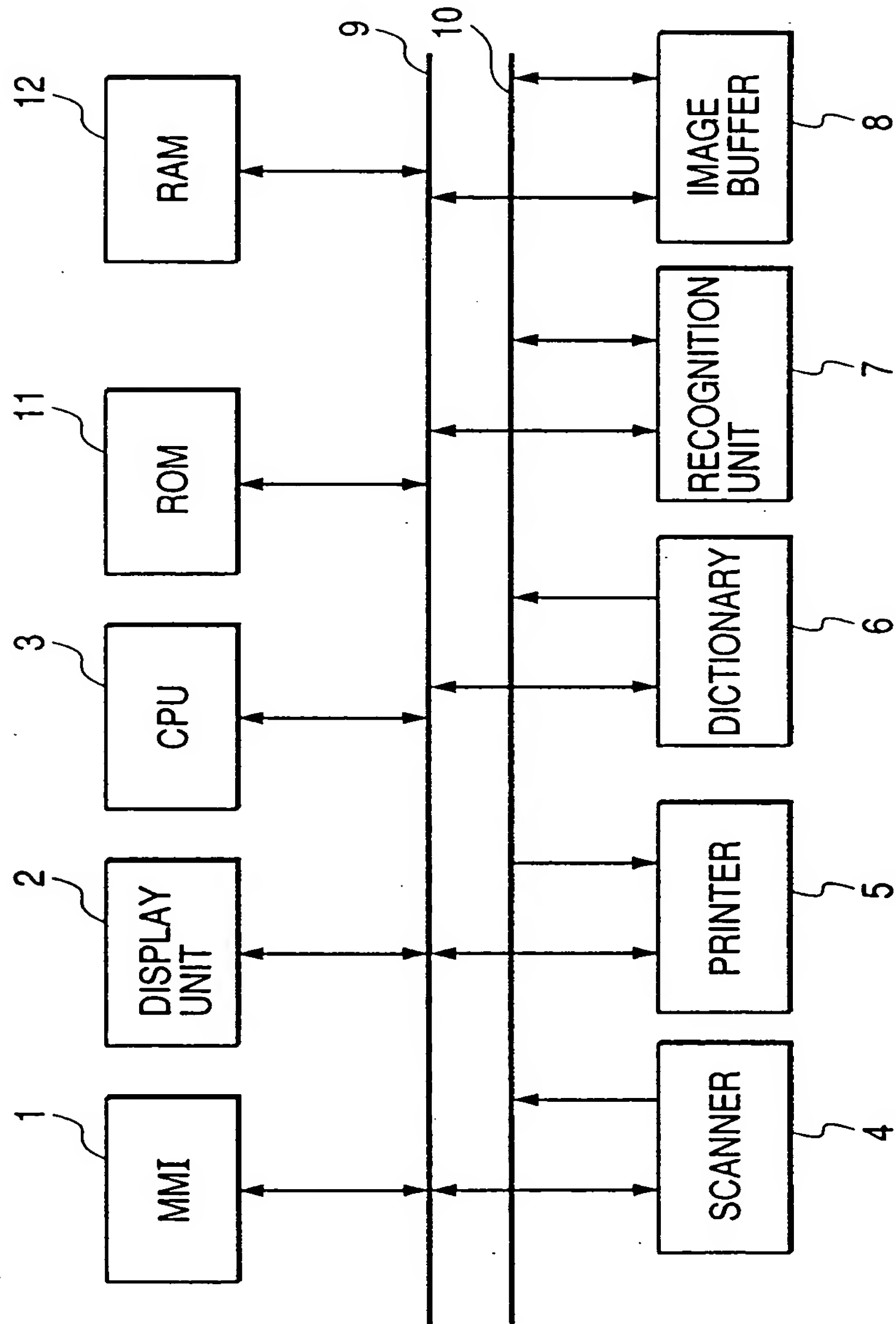


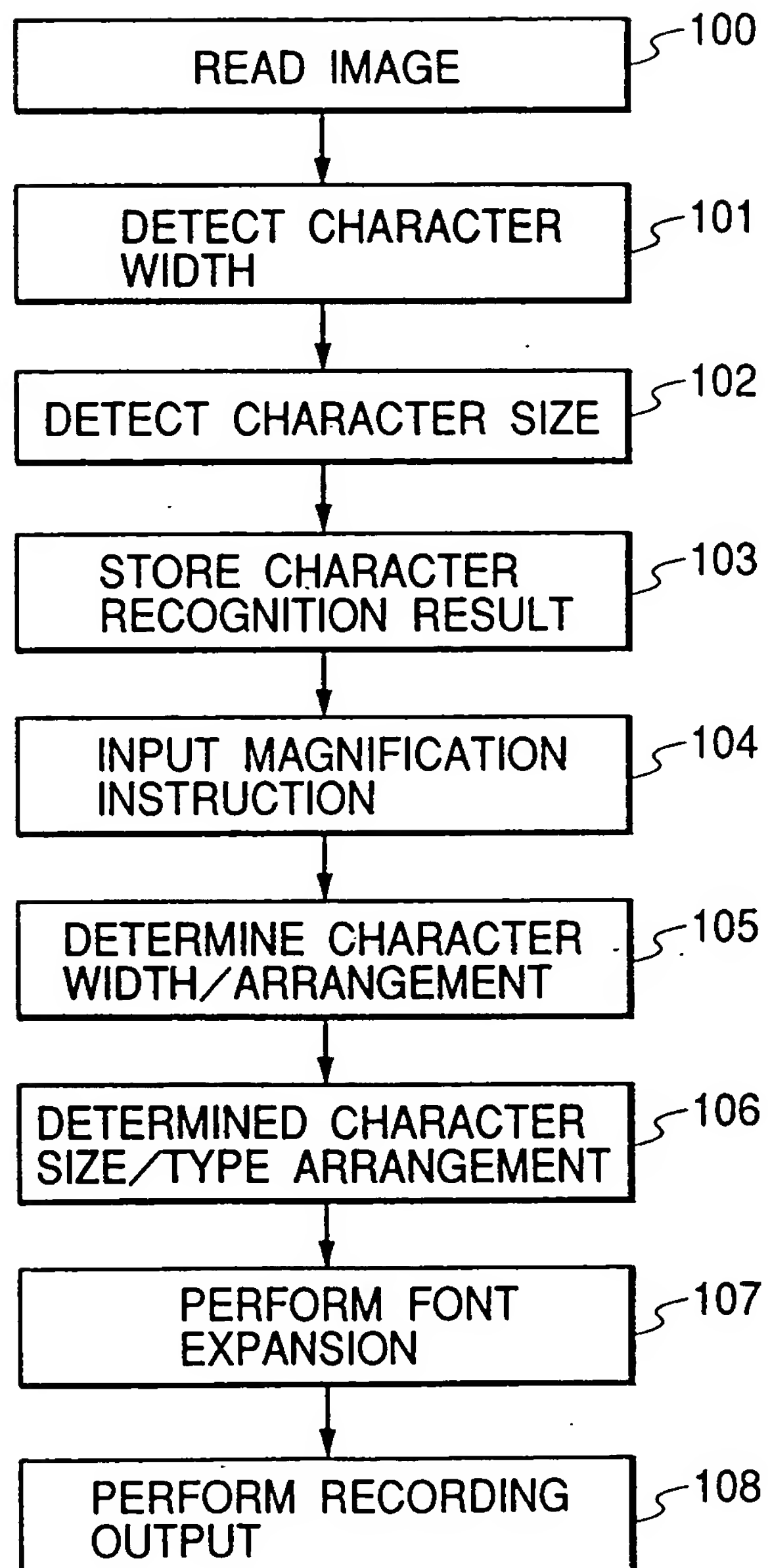
FIG. 2

FIG. 3

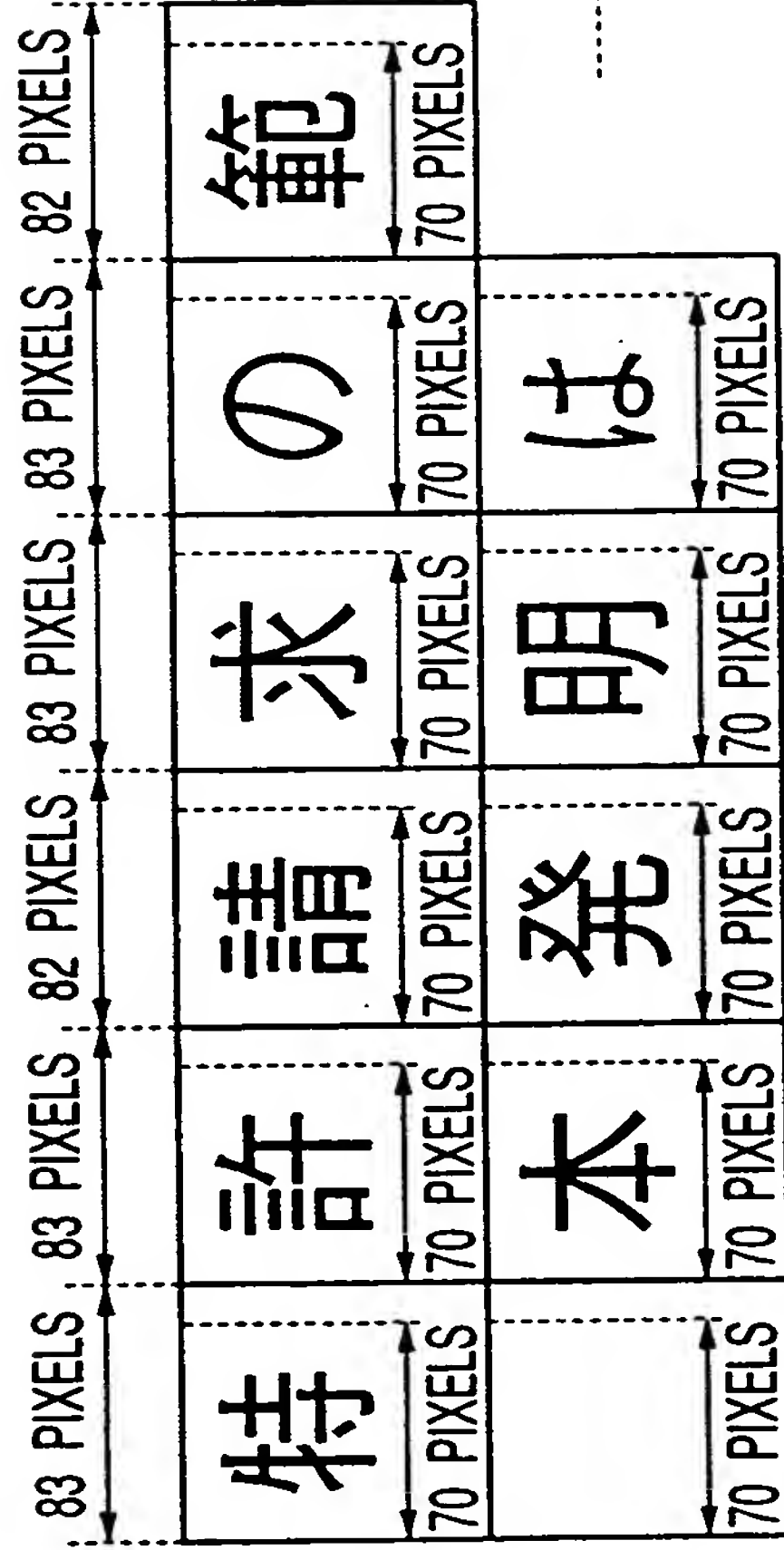


FIG. 4

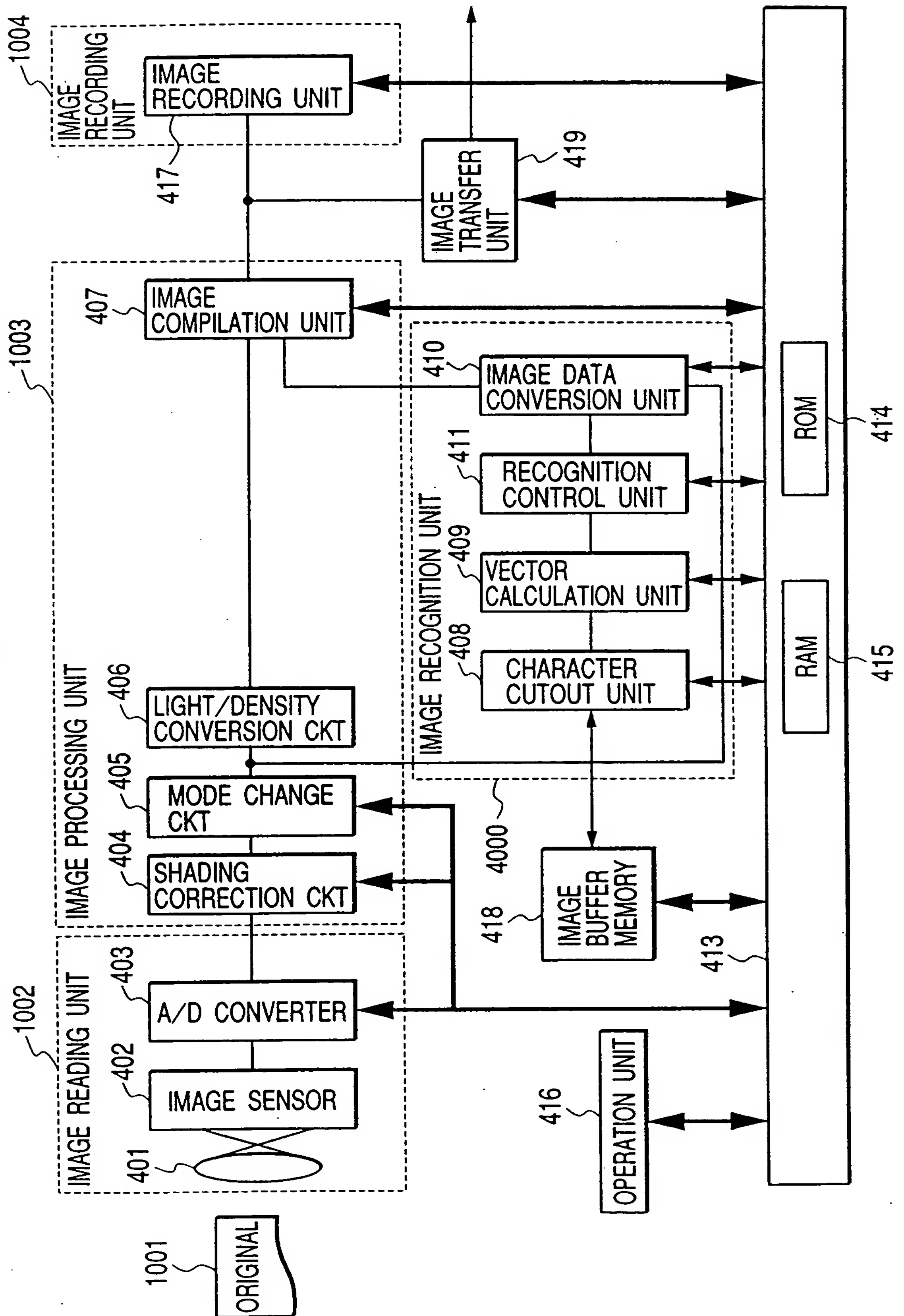


FIG. 5

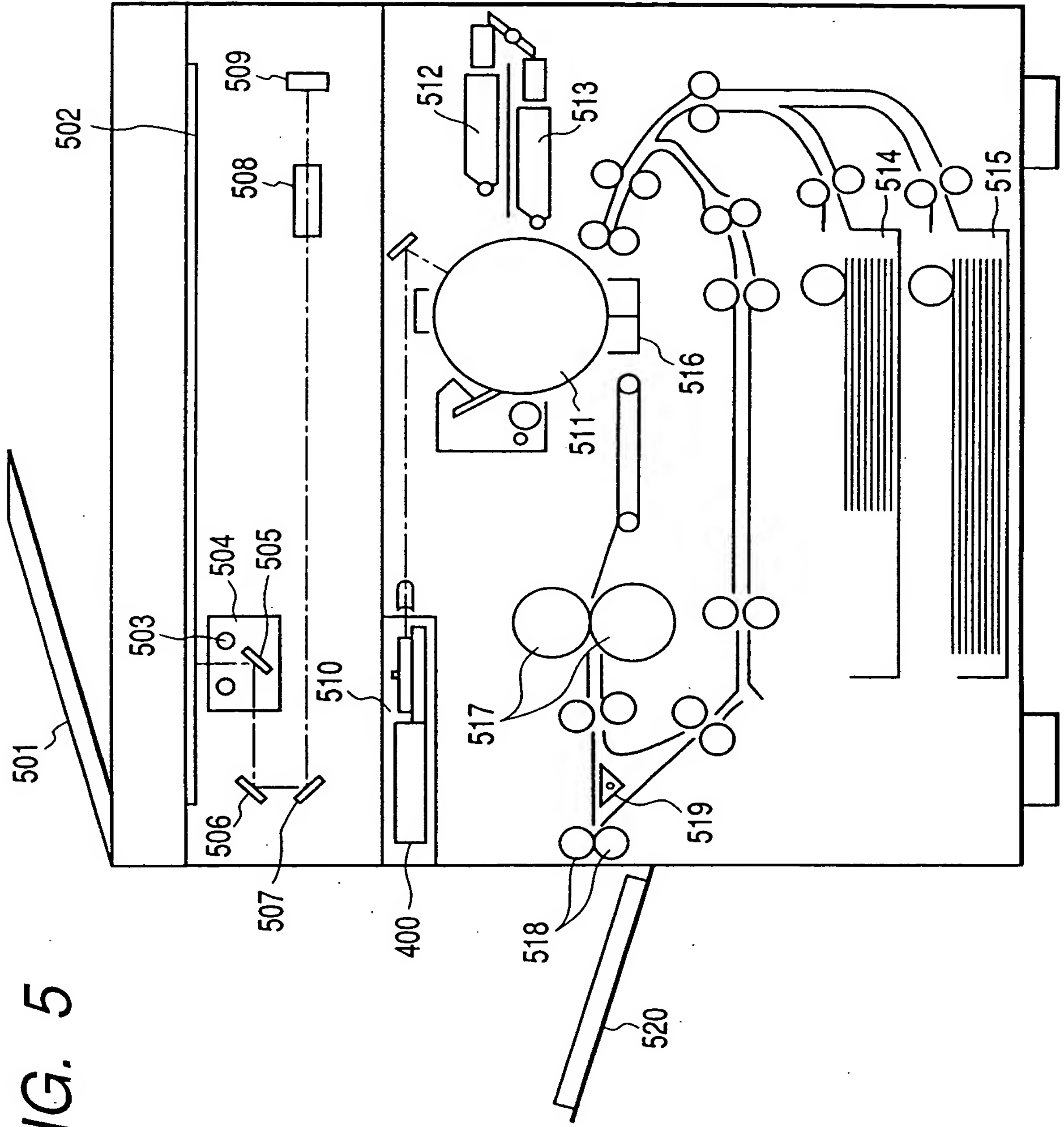


FIG. 6

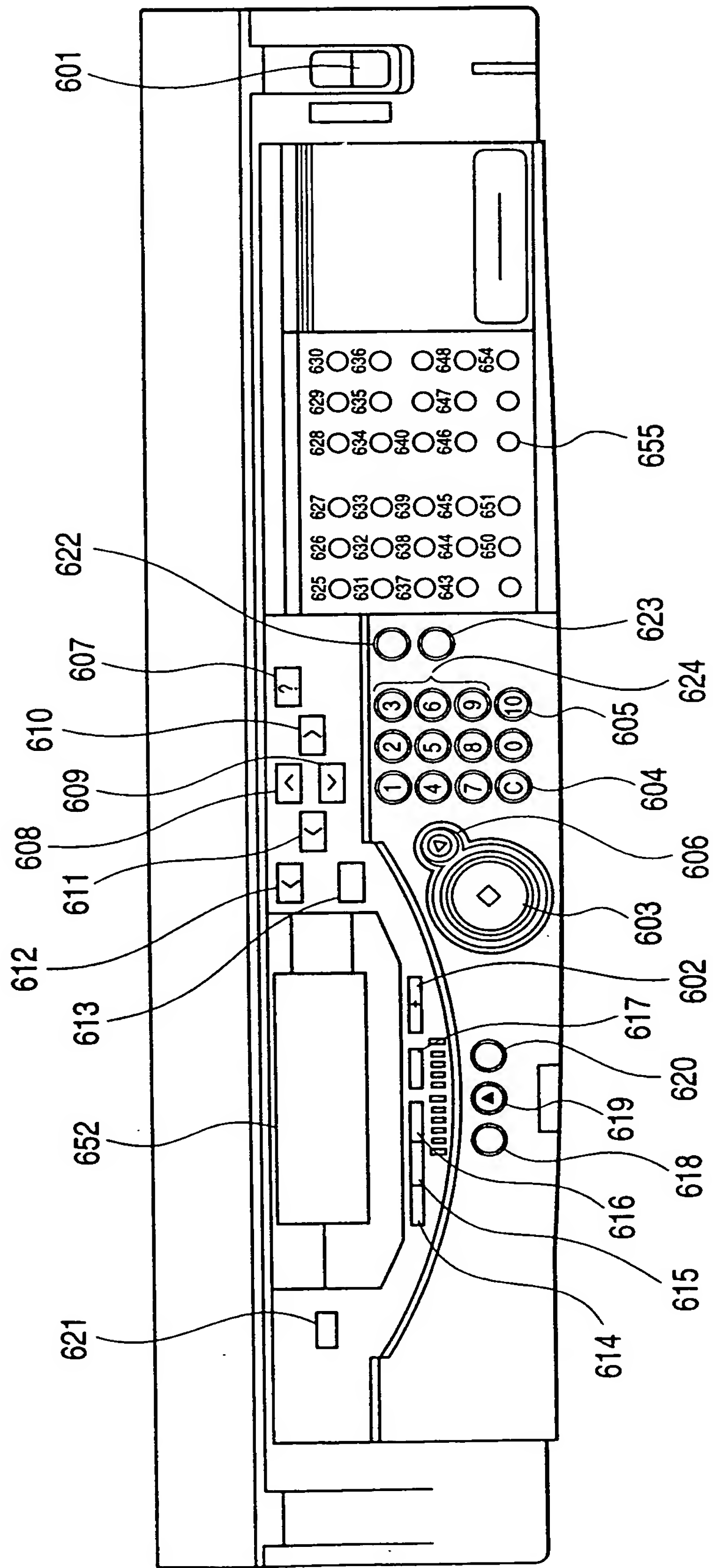


FIG. 7

図1に実施例のブロック構成図を示し、以下、各構成要素をその動作と共に説明する

原稿1001は画像読み取り部1002のレンズ101よりCCD102を通して、A/D変換を行うA/Dコンバータ103に入り、A/D変換後の信号が画像処理部1003に入力される。画像処理部1003では、シェーディング補正104を行って、モード切り替え回路105へと進む。

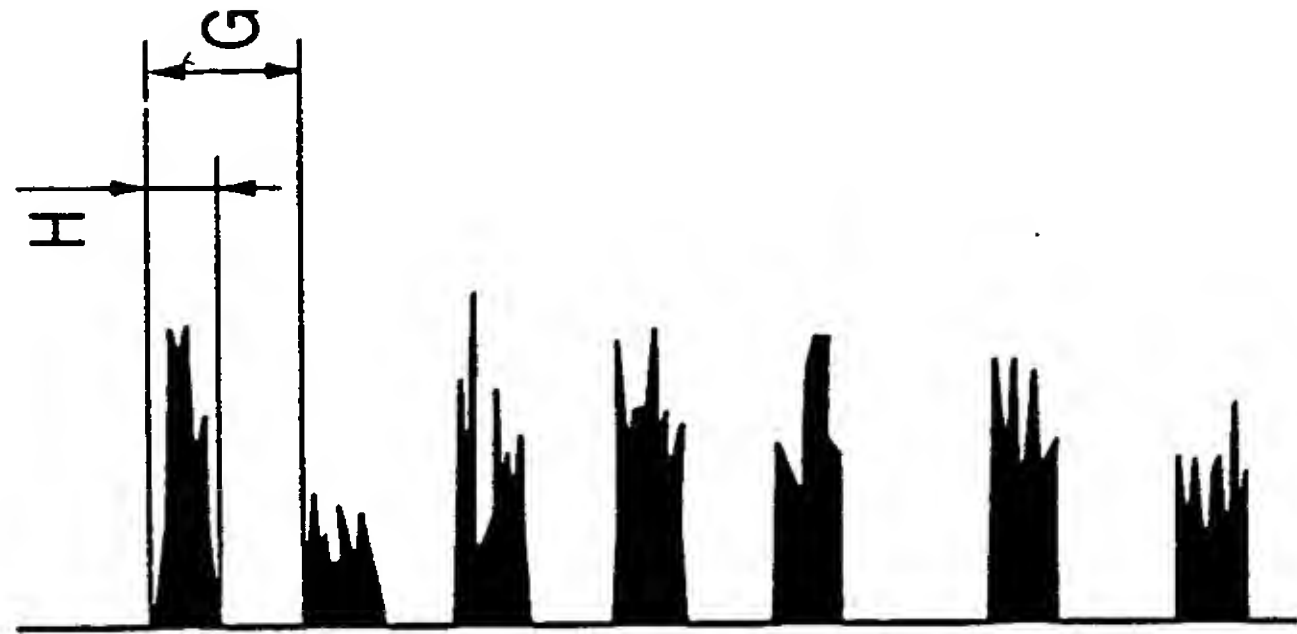


FIG. 8

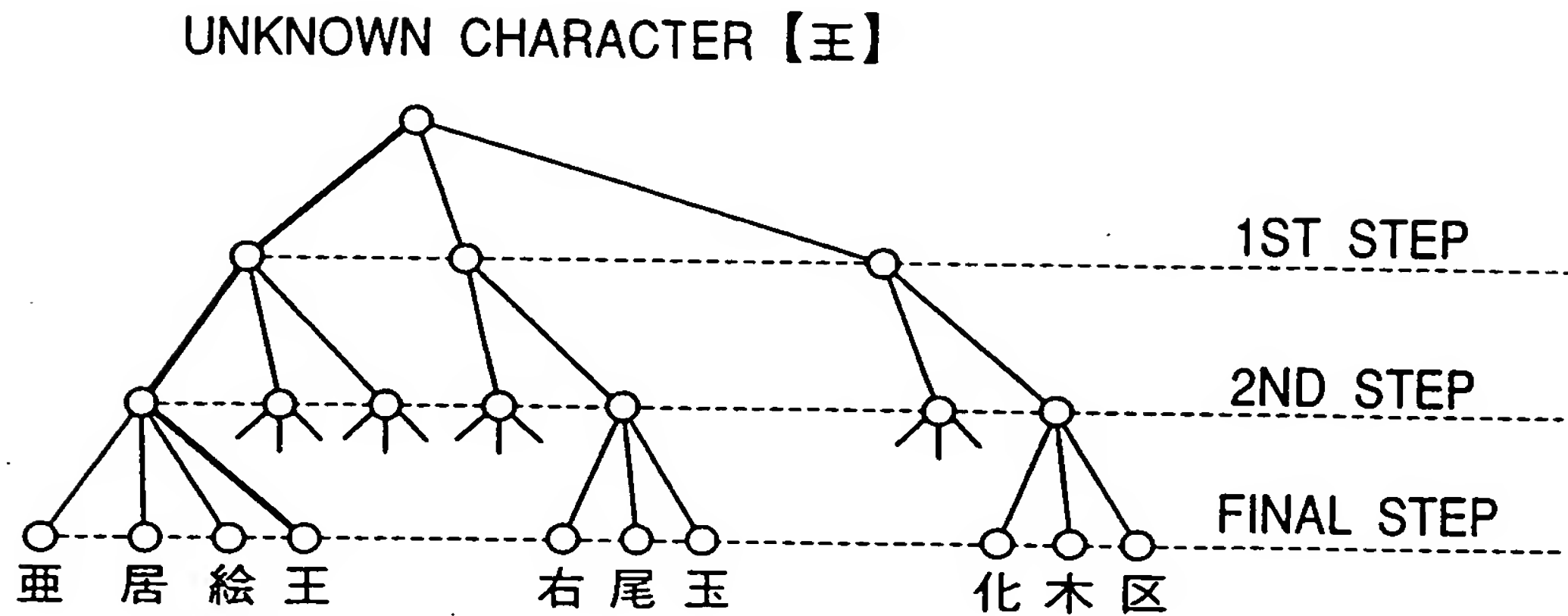


FIG. 10

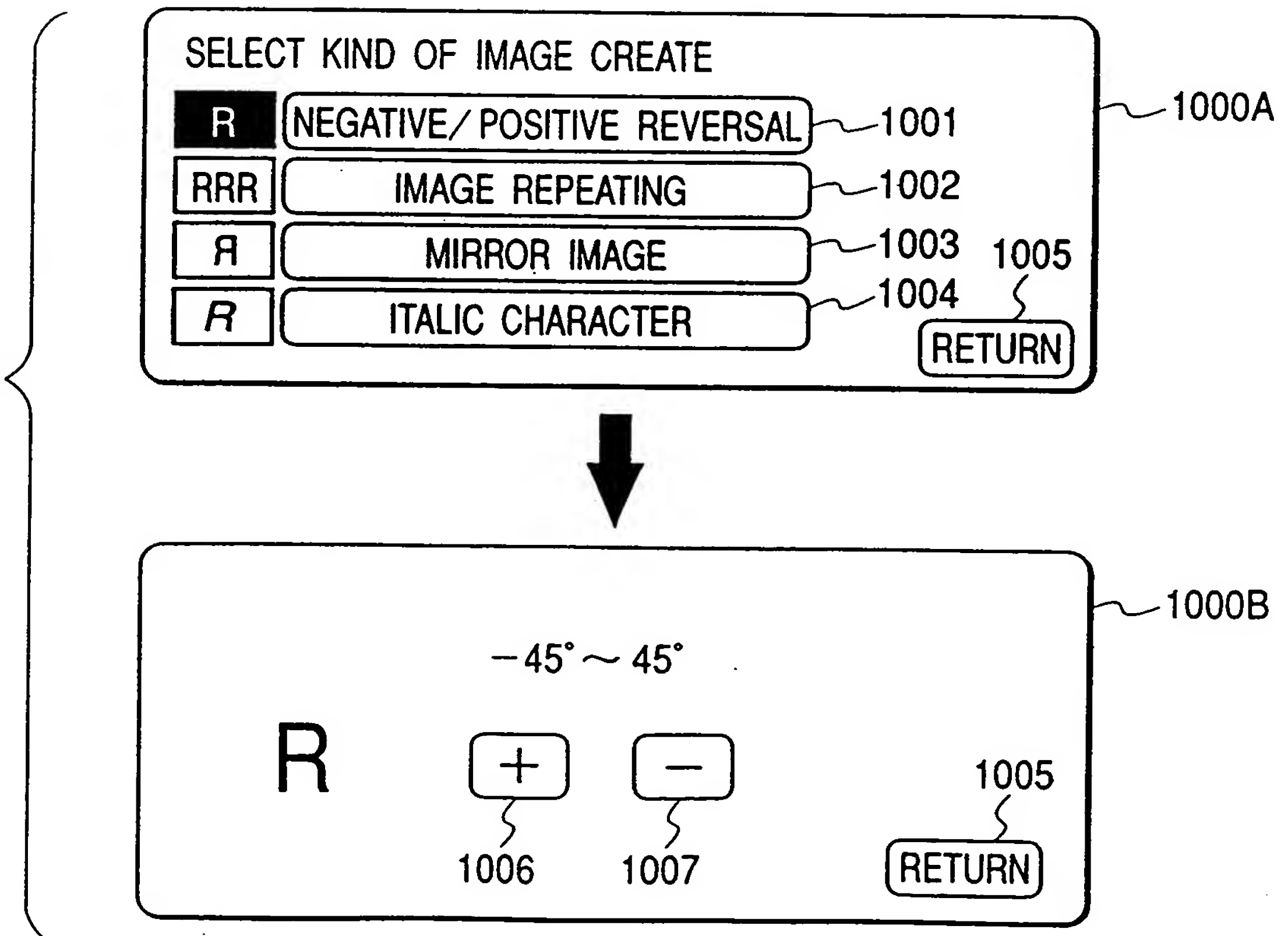


FIG. 9

